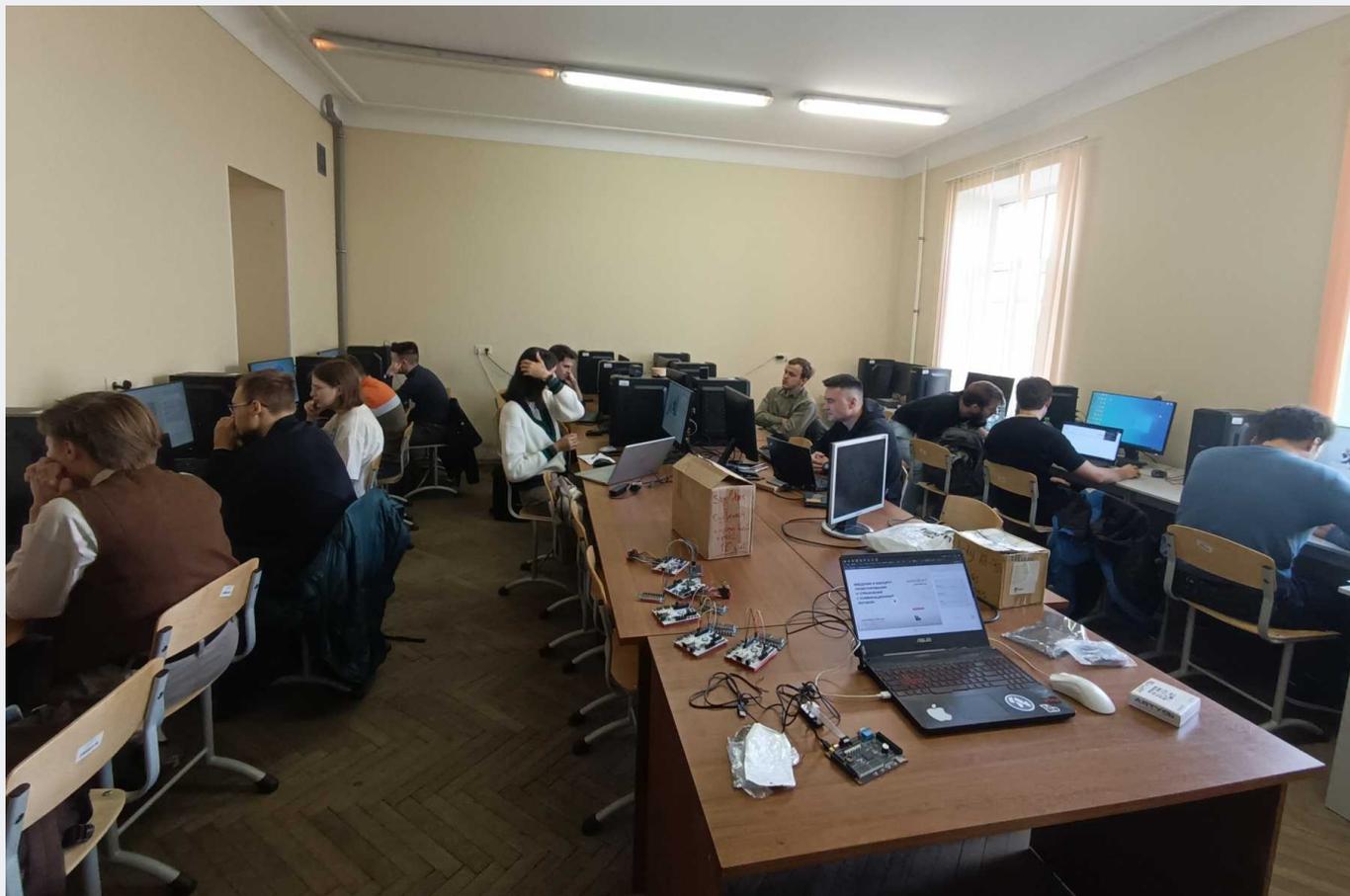


Занятия в Школе синтеза цифровых схем 2024



В Высшей Школе Электроники и Микросистемной техники ИЭиТ, совместно с компанией YADRO, начались занятия в Школе синтеза цифровых схем.

На этих занятиях студенты знакомятся с маршрутом проектирования заказных СБИС, с разработкой и верификацией цифровых устройств с помощью языков описания аппаратуры (HDL языки), а также с прототипированием такого рода устройств на ПЛИС с помощью специальных отладочных плат. Также студенты узнают, как использовать профессионально ПО для проектирования заказных ИС (ASIC). Отдельный акцент сделан на изучении компьютерной архитектуры и микроархитектуры современных процессорных ядер на примере открытой архитектуры RISC-V.